

Сведения об официальном оппоненте
(согласие на оппонирование)

Я, Останин Сергей Александрович, согласен быть официальным оппонентом Мышко Е.А. по кандидатской диссертации на тему «Алгоритмы и аппаратная реализация на ПЛИС устройств обнаружения и исправления пакетных или независимых ошибок для сообщений короткой длины» по специальности 05.13.05 – Элементы и устройства вычислительной техники и систем управления.

О себе сообщаю

Ученая степень — кандидат технических наук.

Ученое звание – доцент

Шифр и наименование специальности: 05.13.01 Системный анализ, управление и обработка информации

Должность: заведующий кафедрой компьютерной безопасности

Место и адрес работы: ФГАОУ ВО «Национальный исследовательский Томский государственный университет».

634050 г. Томск, пр.Ленина 36

Телефон: 8-903-953-77-90; e-mail (оппонента): sergeiostanin@yandex.ru.

Перечень опубликованных работ по специальности оппонлируемой диссертации:

1. Матросова А.Ю., Митрофанов Е.В., Останин С.А., Буторина Н.Б., Пахомова Е.Г., Шульга С.А. Обнаружение и маскирование вредоносных подсхем в последовательностных схемах // Вестник Томского государственного университета. Управление, вычислительная техника и информатика. – 2018. – № 42. – С. 89-99.
2. Матросова А.Ю., Останин С.А., Кириенко И.Е., Николаева Е.А. Проектирование отказоустойчивых последовательностных схем для константных неисправностей и неисправностей задержек путей // Вестник Томского государственного университета. Управление, вычислительная техника и информатика. – 2017. – № 41. – С. 61-68.
3. Матросова А.Ю., Останин С.А., Николаева Е.А. Синтез частично программируемых схем, ориентированный на маскирование вредоносных подсхем (trojan circuits) // Труды Института системного программирования РАН. – 2017. – Т. 29, № 5. – С. 61-74.

4. Останин С.А., Матросова А.Ю., Кириенко И.Е., Николаева Е.А. Синтез отказоустойчивых последовательностных схем для неисправностей задержек путей // Известия высших учебных заведений. Физика. – 2016. – Т. 59, № 8-2. – С. 76-78.
5. Останин С.А., Матросова А.Ю., Буторина Н.Б., Гребнев А.О. Синтез монотонных детекторов для подмножества равновесных кодов // Известия высших учебных заведений. Физика. – 2016. – Т. 59, № 8-2. – С. 79-81.
6. Останин С.А., Кириенко И.Е., Лавров В.А. Синтез самопроверяемых последовательностных схем для неисправностей задержек путей // Известия высших учебных заведений. Физика. – 2016. – Т. 59, № 8-2. – С. 82-84.
7. Останин С.А., Кириенко И.А. Минимизация частично определенных булевых функций, представленных BDD-графами // Известия высших учебных заведений. Физика. – 2015. – Т. 58, № 11-2. – С. 89-93.
8. Matrosova A.Yu., Ostanin S.A., Nikolaeva E.A., Kirienko I.E. Fully delay and multiple stuck-at fault testable sequential circuit design. // Вестник Томского государственного университета. Управление, вычислительная техника и информатика. – 2015. – № 4 (33). – С. 82-90.

« _____ » 2019 г.



/Останин С.А. /



ПОДАМЬСЬ

УДОСТОВЕРЯЮ

УЧЕБНЫЙ СЕКРЕТАРЬ ТГУ

Н.А. САЗОНТОВА