

Сведения об официальном оппоненте

(Согласие на оппонирование)

Я, Мыцко Евгений Алексеевич, согласен быть официальным оппонентом диссертационной работы О.Х. Кима «Разработка и исследование программируемого коммутационного устройства», представленной на соискание ученой степени кандидата технических наук по специальности 05.13.05 «Элементы и устройства вычислительной техники и систем управления»

Ученая степень – кандидат технических наук.

Научная специальность – 05.13.05 - Элементы и устройства вычислительной техники и систем управления.

Ученое звание – нет.

Должность – доцент Отделения информационных технологий Инженерной школы информационных технологий и робототехники Национального исследовательского Томского политехнического университета (НИ ТПУ).

Адрес места работы: 634050, г. Томск, проспект Ленина, дом 30. Телефон: 8-906-948-11-34; e-mail (оппонента): evgenvt@tpu.ru.

Перечень опубликованных работ по специальности оппонируемой диссертации за период 2017 – 2022 г.:

1. Малькова Я.Ю., Уфа Р.А., Мыцко Е.А. Разработка алгоритма определения оптимального места и мощности объекта генерации в электрической сети \ Вестник Пермского национального исследовательского политехнического университета. Электротехника, информационные технологии, системы управления. 2021. № 39. С. 34-53.

2. Рачис В.А., Мыцко Е.А. Разработка устройства для умного дома яндекса \ В сборнике: Инновационный конвент «Образование, наука, инновации. Молодежный вклад в развитие научно-образовательного центра «Кузбасс». Материалы Инновационного конвента. Кемерово, 2019. С. 117-120.

3. Рачис В.А., Бейшенбаев Э.И., Медетова Г.М., Галлингер В.А., Мыцко Е.А. Разработка робототехнической платформы для интеллектуального ремонта дорожного полотна \ В сборнике: Студенческая наука для развития информационного общества. Сборник материалов IX Всероссийской научно-технической конференции. 2019. С. 289-296.

4. Рыжова С.Е., Мыцко Е.А., Мальчуков А.Н. Сравнительный анализ реализаций декодеров BCH-кода с параметрами (15, 7, 5) на плюс \ Вестник Томского государственного университета. Управление, вычислительная техника и информатика. 2019. № 46. С. 98-107.

5. Мыцко Е.А. Проектирование и реализация устройств на ПЛИС вычисления циклических избыточных кодов CRC32 \ Высокопроизводительные вычислительные системы и технологии. 2019. Т. 3. № 1. С. 60-67.

6. Мыцко Е.А. Разработка устройств на ПЛИС для исправления пакетных ошибок с применением циклического помехоустойчивого кода (21, 9, 6) \ Высокопроизводительные вычислительные системы и технологии. 2019. Т. 3. № 2. С. 16-21.

7. Мыцко Е.А., Мальчуков А.Н., Иванов С.Д. Исследование алгоритмов вычисления контрольной суммы CRC8 в микропроцессорных системах при дефиците ресурсов // Приборы и системы. Управление, контроль, диагностика. 2018. № 6. С. 22-29.
8. Мыцко Е.А., Мальчуков А.Н., Иванов С.Д. Исследование программных реализаций декодеров циклических помехоустойчивых кодов, исправляющих пакетные ошибки при дефиците ресурсов // Приборы и системы. Управление, контроль, диагностика. 2018. № 9. С. 27-36.
9. Рыжова С.Е., Мыцко Е.А. Сравнение аппаратных реализаций комбинированного метода декодирования на примере кода (17,9) // Высокопроизводительные вычислительные системы и технологии. 2018. Т. 2. № 1. С. 24-28.
10. Мыцко Е.А. Поиск образующих полиномов для построения декодеров, исправляющих пакетные ошибки с применением технологий параллельных вычислений // Высокопроизводительные вычислительные системы и технологии. 2018. Т. 2. № 1. С. 97-101.
11. Мыцко Е.А. Проектирование и реализация устройств на ПЛИС для исправления независимых ошибок с применением циклических помехоустойчивых кодов (17, 9, 5) и (19, 9, 5) // Высокопроизводительные вычислительные системы и технологии. 2018. Т. 2. № 2. С. 29-35.
12. Mytsko E.A., Malchukov A.N., Zhev I.V., Ryzhova S.E., Kim V.L. FPGA design of the fast decoder for burst errors correction // Journal of Physics: Conference Series (см. в книгах). 2017. Т. 803. № 1. С. 012105.
13. Мыцко Е.А., Мальчуков А.Н., Рыжова С.Е., Зоев И.В., Ким В.Л. Разработка структуры быстродействующего декодера BCH-кода (15, 7, 5) на основе метода циклического декодирования // Прикладная информатика. 2017. Т. 12. № 2 (68). С. 72-78.
14. Рыжова С.Е., Мыцко Е.А. Исследование параметризованного быстродействующего декодера на примере помехоустойчивого кода (23,5,11) // В сборнике: Молодёжь и современные информационные технологии. сборник трудов XV Международной научно-практической конференции студентов, аспирантов и молодых учёных. Национальный исследовательский Томский политехнический университет. 2018. С. 272-273.
15. Мыцко Е.А. Программная реализация алгоритмов вычисления контрольной суммы CRC8 на микроконтроллере attiny44 // В сборнике: Молодёжь и современные информационные технологии. сборник трудов XV Международной научно-практической конференции студентов, аспирантов и молодых учёных. Национальный исследовательский Томский политехнический университет. 2018. С. 69-70.

« 28 » 01 2022 г.

 Мыцко Е.А.

Подпись Мыцко Е.А. заверяю:
Учёный секретарь Ученого совета
Национального исследовательского
Томского политехнического университета



 Кулинич Е.А.